

概述

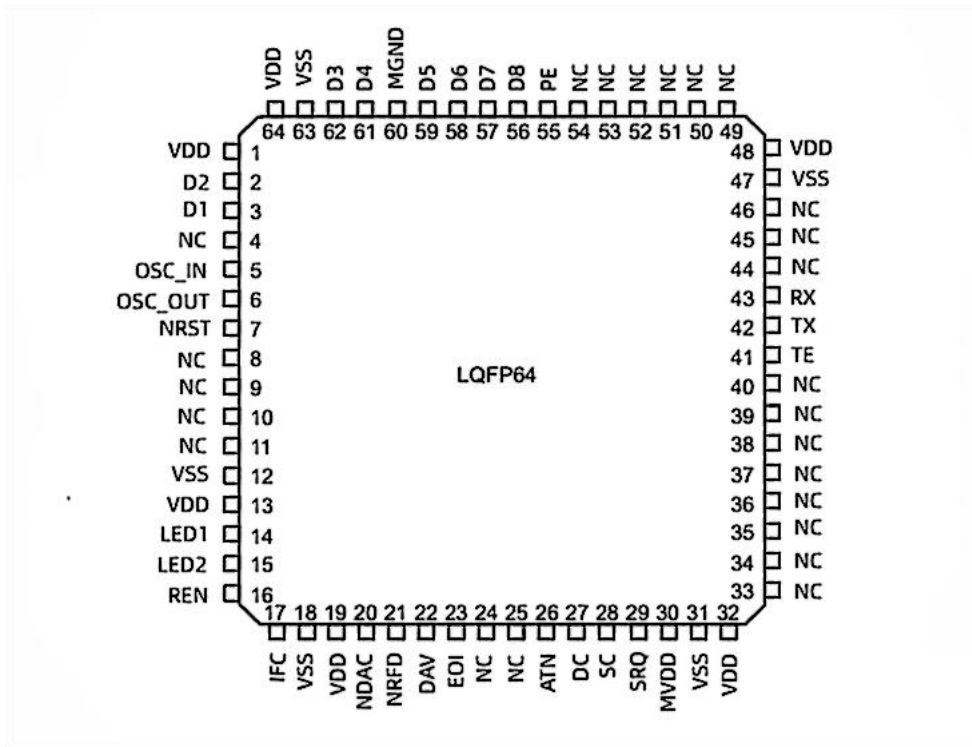
WG9914D 芯片是一款用于将 UART 串行接口信号转换为 GPIB (General Purpose Interface Bus) 并行接口信号的集成电路。实现了不同通信协议之间的数据交换和控制，为各种应用场景提供了可靠的通信解决方案。

应用领域

- 科学实验室
- 工业自动化
- 仪器仪表控制

文档版本：20250109-V1

引脚图



引脚定义

引脚号	名称	描述
1	VDD	电源脚，接 3.3V



2	D2	数据 2 脚，接 SN75160 D2
3	D1	数据 1 脚，接 SN75160 D1
4	NC	不接
5	OSC_IN	8M 晶振引脚
6	OSC_OUT	8M 晶振引脚
7	NRST	上电复位脚
8	NC	不接
9	NC	不接
10	NC	不接
11	NC	不接
12	VSS	地
13	VDD	电源脚，接 3.3V
14	LED1	状态指示灯 1
15	LED2	数据指示灯 2
16	REN	接收使能，接 SN75162 的 REN 脚
17	IFC	接口清除，接 SN75162 的 IFC 脚
18	VSS	地
19	VDD	电源脚，接 3.3V
20	NDAC	非数据接收完成，接 SN75162 的 NDAC 脚
21	NRFD	非准备好接收数据，接 SN75162 的 NRFD 脚
22	DAV	数据有效，接 SN75162 的 DAV 脚
23	EOI	结束或标识，接 SN75162B 的 EOI 脚
24	NC	不接
25	NC	不接
26	ATN	注意，接 SN75162B 的 ATN 脚
27	DC	数据控制，接 SN75162 的 DC 脚
28	SC	系统控制，接 SN75162 的 SC 脚
29	SRQ	服务请求，接 SN75162 的 SRQ 脚
30	MVDD	内部电源脚，需要外接 4.7UF 电容
31	VSS	地



32	VDD	电源脚，接 3.3V
33	NC	不接
34	NC	不接
35	NC	不接
36	NC	不接
37	NC	不接
38	NC	不接
39	NC	不接
40	NC	不接
41	TE	发射使能，接 SN75162 和 SN75160 的 TE 脚，三个引脚连在一起
42	TX	串口发送
43	RX	串口接收
44	NC	不接
45	NC	不接
46	NC	不接
47	VSS	地
48	VDD	电源脚，接 3.3V
49	NC	不接
50	NC	不接
51	NC	不接
52	NC	不接
53	NC	不接
54	NC	不接
55	PE	并行使能，接 SN75160 的 PE 脚
56	D8	数据 8 脚，接 SN75160 D8
57	D7	数据 7 脚，接 SN75160 D7
58	D6	数据 6 脚，接 SN75160 D6
59	D5	数据 5 脚，接 SN75160 D5
60	MGND	内部电源地，可接 100K 电阻到地
61	D4	数据 4 脚，接 SN75160 D4

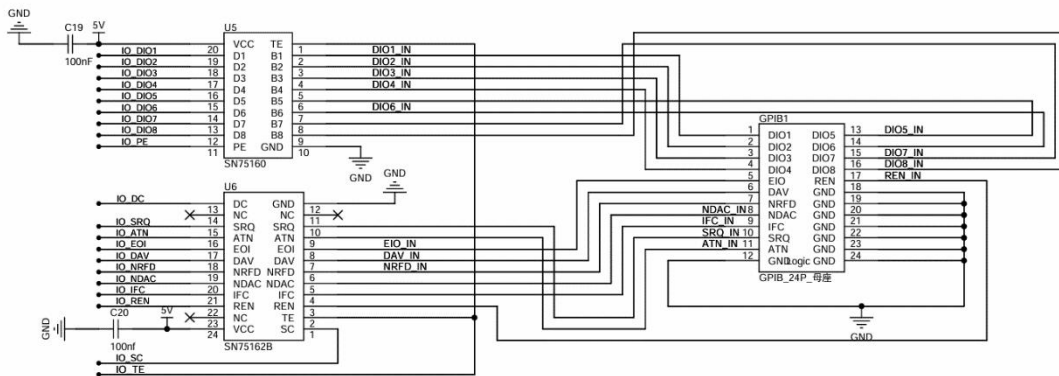
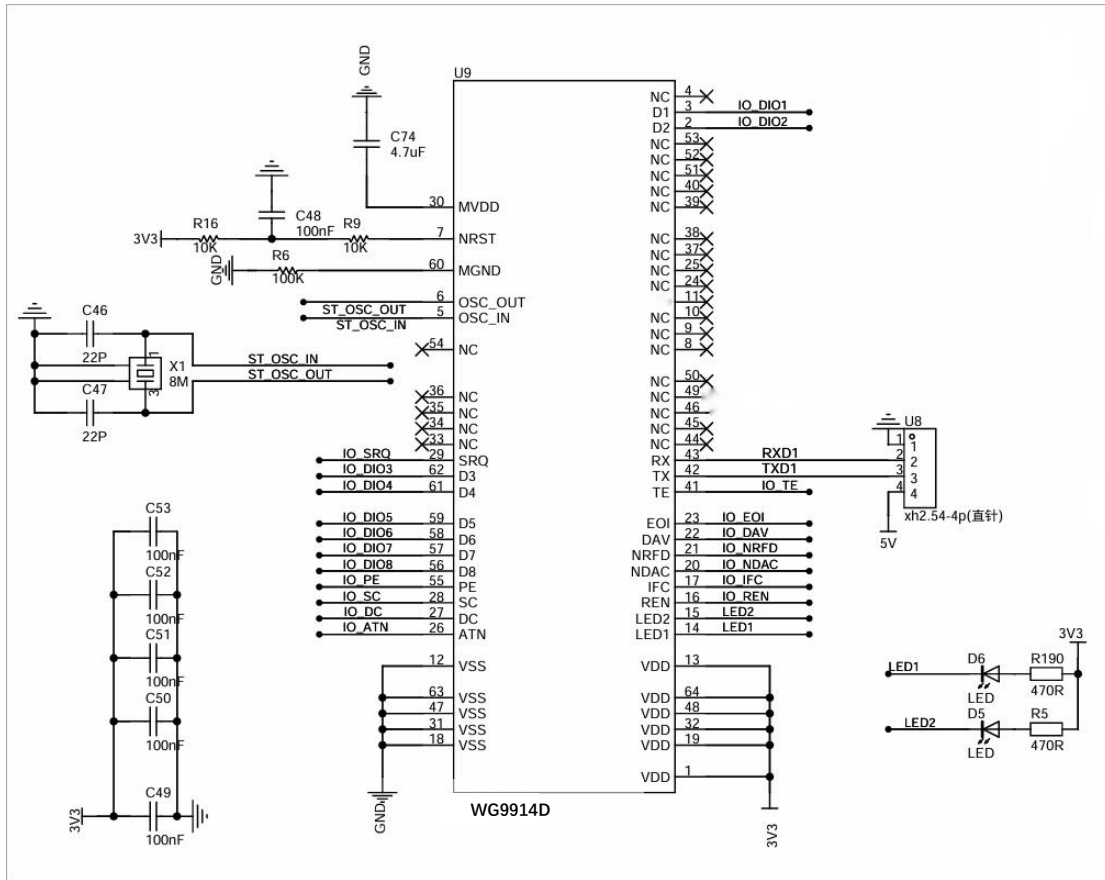


62	D3	数据 3 脚，接 SN75160 D3
63	VSS	地
64	VDD	电源脚，接 3.3V

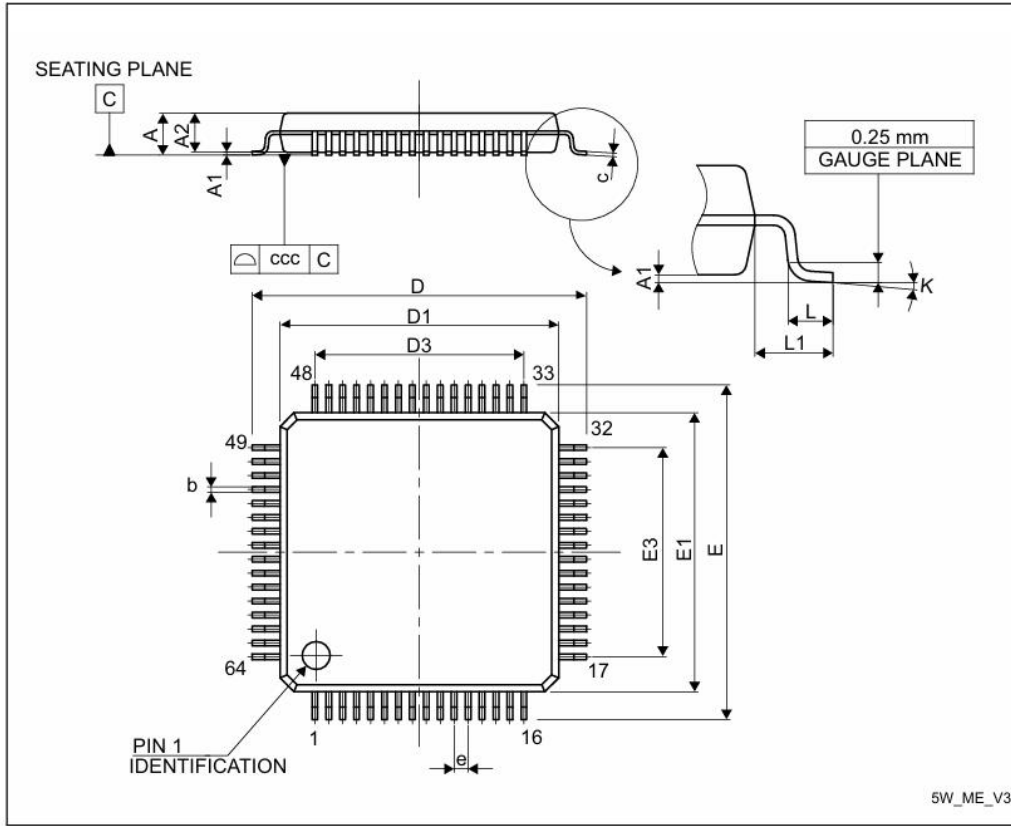
工作范围

符号	参数	参数范围	单位
VDD	输入电压	1.8~3.7	V
Top	环境温度	-40~85	C

典型应用电路



封装外形尺寸



Symbol	millimeters			inches ⁽¹⁾		
	Min.	Typ.	Max.	Min.	Typ.	Max.
A	-	-	1.600	-	-	0.0630
A1	0.050	-	0.150	0.0020	-	0.0059
A2	1.350	1.400	1.450	0.0531	0.0551	0.0571
b	0.170	0.220	0.270	0.0067	0.0087	0.0106
c	0.090	-	0.200	0.0035	-	0.0079
D	-	12.000	-	-	0.4724	-
D1	-	10.000	-	-	0.3937	-
E	-	12.000	-	-	0.4724	-
E1	-	10.000	-	-	0.3937	-
E3	-	7.5000	-	-	0.2953	-
e	-	0.500	-	-	0.0197	-
K	0°	3.5°	7°	0°	3.5°	7°
L	0.450	0.600	0.750	0.0177	0.0236	0.0295
L1	-	1.000	-	-	0.0394	-
ccc	-	-	0.080	-	-	0.0031

